

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ
ВЫСШЕГО ОБРАЗОВАНИЯ
«БАЙКАЛЬСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ»
ЧИТИНСКИЙ ИНСТИТУТ
КОЛЛЕДЖ


УТВЕРЖДАЮ:
Первый заместитель директора
Н.В. Раевский
«31» мая 2023 г.

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
«ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»**

Специальность: 09.02.07 Информационные системы и программирование
Квалификация Программист

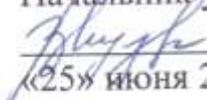
Чита
2023

Рабочая программа по дисциплине «ОП.02 Архитектура аппаратных средств» разработана на основе Федерального государственного образовательного стандарта (далее – ФГОС) по специальности среднего профессионального образования 09.02.07 Информационные системы и программирование.

Актуализировано 25 июня 2024 г.

Согласовано:

Начальник учебной части колледжа

 В.С. Кузнецова

«25» июня 2024 г.

Принята на заседании методической комиссии

Протокол № 10 от «25» июня 2024 г.

Председатель методической комиссии:

 Т.В. Порядина

СОДЕРЖАНИЕ

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	5
3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	9
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	12

1. ОБЩАЯ ХАРАКТЕРИСТИКА РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

1.1. Место дисциплины в структуре основной профессиональной образовательной программы:

Учебная дисциплина «Архитектура аппаратных средств» принадлежит к общепрофессиональному циклу.

1.2. Цель и планируемые результаты освоения дисциплины:

Код	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ПК 4.1 . ПК 4.2 .	получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; производить инсталляцию и настройку программного обеспечения компьютерных систем	базовые понятия и основные принципы построения архитектур вычислительных систем; типы вычислительных систем и их архитектурные особенности; организацию и принцип работы основных логических блоков компьютерных систем; процессы обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы	76
в том числе:	
теоретическое обучение	32
практические занятия	28
<i>Самостоятельная работа</i>	<i>10</i>
Промежуточная аттестация	6

**2.2. Тематический план и содержание учебной дисциплины
«ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»**

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
<i>Введение</i>	Содержание учебного материала	2	ОК 1.
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.		ОК 2. ОК 4.
Раздел 1. Вычислительные приборы и устройства		6	ОК 5.
<i>Тема 1.1. Классы вычислительных машин</i>	Содержание учебного материала		ОК 9.
	История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколения, назначению, по размерам и функциональным возможностям		ОК 10.
	В том числе практических занятий и лабораторных работ		ПК 4.1 .
	Самостоятельная работа обучающихся		ПК 4.2 .
Раздел 2. Архитектура и принципы работы основных логических блоков системы		28	ПК 5.2 .
<i>Тема 2.1. Логические основы ЭВМ, элементы и узлы</i>	Содержание учебного материала		ПК 5.3.
	Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультиплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема.		ПК 5.6.
<i>Тема 2.2. Принципы организации ЭВМ</i>	Содержание учебного материала		ПК 5.7.
	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.		ПК 6.1.
<i>Тема 2.3. Классификация и типовая структура микропроцессоров</i>	Содержание учебного материала		ПК 6.4.
	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.		ПК 6.5.
<i>Тема 2.4.</i>	Системы команд процессора. Регистры процессора: сущность, назначение, типы.	ПК 7.1.	
	Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные	ПК 7.2.	
			ПК 7.3.
			ПК 7.4.
			ПК 7.5.

<i>Технологии повышения производительности процессоров</i>	и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.		
<i>Тема 2.5. Компоненты системного блока</i>	Содержание учебного материала		
	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов		
	Корпуса ПК. Виды, характеристики, форм-факторы.		
	Блоки питания. Виды, характеристики, форм-факторы.		
	Основные шины расширения, принцип построения шин, характеристики, параметры, Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P		
<i>Тема 2.6. Запоминающие устройства ЭВМ</i>	Содержание учебного материала		
	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом		
	В том числе практических занятий и лабораторных работ		
	Самостоятельная работа обучающихся		
Раздел 3. Периферийные устройства		24	
<i>Тема 3.1. Периферийные устройства вычислительной техники</i>	Содержание учебного материала		
	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации.		
	Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. Мышь. Устройство, принцип действия, подключение		
<i>Тема 3.2. Нестандартные периферийные устройства</i>	Содержание учебного материала		
	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы		
	В том числе практических занятий и лабораторных работ		
	Самостоятельная работа обучающихся		
Примерный перечень практических/лабораторных работ:			
1. Анализ конфигурации вычислительной машины.			
2. Периферийные устройства компьютера и интерфейсы их подключения			
3. Устройство клавиатуры и мыши, настройка параметров работы клавиатуры и мыши.			

4. Конструкция, подключение и инсталляция матричного принтера.		
5. Конструкция, подключение и инсталляция струйного принтера.		
6. Конструкция, подключение и инсталляция лазерного принтера.		
7. Утилиты обслуживания жестких магнитных дисков и оптических дисков.		
8. Конструкция, подключение и инсталляция графического планшета.		
Самостоятельная работа	10	
Промежуточная аттестация	6	
Всего:	76	

3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:

Лаборатория «Вычислительной техники, архитектуры персонального компьютера и периферийных устройств» оснащенная необходимым для реализации программы учебной дисциплины оборудованием, приведенным в п 6.2.1 примерной программы по данной специальности.

3.2. Информационное обеспечение реализации программы

Для реализации программы библиотечный фонд образовательной организации должен иметь печатные и/или электронные образовательные и информационные ресурсы, рекомендованные ФУМО, для использования в образовательном процессе. При формировании библиотечного фонда образовательной организацией выбирается не менее одного издания из перечисленных ниже печатных изданий и (или) электронных изданий в качестве основного, при этом список может быть дополнен новыми изданиями.

3.2.1. Основная литература:

1. Ершова, Н. Ю. Организация вычислительных систем: учебное пособие / Н. Ю. Ершова, А. В. Соловьев. — 3-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2021. — 221 с. — ISBN 978-5-4497-0904-2. — Текст: электронный // Электронный ресурс цифровой образовательной среды СПО PROФобразование: [сайт]. — URL: <https://profspo.ru/books/102024> — Режим доступа: для авторизир. пользователей

2. Лошаков, С. Периферийные устройства вычислительной техники: учебное пособие / С. Лошаков. — 4-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2022. — 419 с. — ISBN 978-5-4497-1648-4. — Текст: электронный // Электронный ресурс цифровой образовательной среды СПО PROФобразование: [сайт]. — URL: <https://profspo.ru/books/120484> — Режим доступа: для авторизир. пользователей

3. Гуров, В. В. Логические и арифметические основы и принципы работы ЭВМ: учебное пособие / В. В. Гуров, В. О. Чуканов. — 3-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2021. — 166 с. — ISBN 978-5-4497-0867-0. — Текст: электронный // Электронный ресурс цифровой образовательной среды СПО

PROFобразование: [сайт]. — URL: <https://profspo.ru/books/102018> — Режим доступа: для авторизир. пользователей

3.2.2. Дополнительная литература:

1. Шаманов, А. П. Системы счисления и представление чисел в ЭВМ: учебное пособие для СПО / А. П. Шаманов. — 3-е изд. — Саратов, Екатеринбург: Профобразование, Уральский федеральный университет, 2024. — 51 с. — ISBN 978-5-4488-0517-2, 978-5-7996-2806-2. — Текст: электронный // Электронный ресурс цифровой образовательной среды СПО PROFобразование: [сайт]. — URL: <https://profspo.ru/books/139611> — Режим доступа: для авторизир. пользователей

2. Гуров, В. В. Основы теории и организации ЭВМ: учебное пособие / В. В. Гуров, В. О. Чуканов. — 4-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2022. — 173 с. — ISBN 978-5-4497-1646-0. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/120482.html> — Режим доступа: для авторизир. пользователей

3. Архитектуры и топологии многопроцессорных вычислительных систем: учебник / А. В. Богданов, В. В. Корхов, В. В. Мареев, Е. Н. Станкова. — 4-е изд. — Москва: Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2024. — 135 с. — ISBN 978-5-4497-2443-4. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/133923.html> — Режим доступа: для авторизир. пользователей

4. Киренберг, А. Г. Основы информатики, организации ЭВМ, вычислительных и информационных систем: учебное пособие / А. Г. Киренберг, В. О. Коротин. — Кемерово: Кузбасский государственный технический университет имени Т.Ф. Горбачева, 2023. — 165 с. — ISBN 978-5-00137-398-8. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/135106.html> — Режим доступа: для авторизир. пользователей

5. Шапошников, А. В. Операционные системы: учебное пособие (лабораторный практикум) / А. В. Шапошников, П. А. Ляхов, А. С. Ионисян. — Ставрополь: Северо-Кавказский федеральный университет, 2022. — 143 с. — Текст: электронный // Цифровой образовательный ресурс IPR SMART: [сайт]. — URL: <https://www.iprbookshop.ru/135709.html> — Режим доступа: для авторизир. пользователей

6. Степина, В. В. Архитектура ЭВМ и вычислительные системы: учебник / В.В. Степина. — Москва: КУРС: ИНФРА-М, 2021. — 384 с. — (Среднее профессиональное образование). - ISBN 978-5-906923-07-3. – Текст: электронный. – URL: <https://znanium.com/catalog/product/1423169> – Режим доступа: по подписке.

7. Толстобров, А. П. Архитектура ЭВМ: учебное пособие для среднего профессионального образования / А. П. Толстобров. — 2-е изд., испр. и доп. — Москва: Издательство Юрайт, 2021. — 154 с. — (Профессиональное образование). — ISBN 978-5-534-13398-1. — Текст: электронный // Образовательная платформа Юрайт [сайт]. — URL: <https://urait.ru/bcode/476555>

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

<i>Результаты обучения (освоенные умения, усвоенные знания)</i>	<i>Критерии оценки</i>	<i>Методы контроля</i>
<p><i>Перечень умений, осваиваемых в рамках дисциплины</i></p> <p>получать информацию о параметрах компьютерной системы; подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;</p> <p>производить инсталляцию и настройку программного обеспечения компьютерных систем</p>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p>	<p>Примеры форм и методов контроля и оценки</p> <ul style="list-style-type: none"> • Компьютерное тестирование на знание терминологии по теме; • Тестирование... • Контрольная работа • Самостоятельная работа. • Защита реферата.... • Семинар • Защита курсовой работы (проекта) • Выполнение проекта; • Наблюдение за выполнением практического задания. (деятельностью студента) • Оценка выполнения практического задания(работы) • Подготовка и выступление с докладом, сообщением, презентацией... • Решение ситуационной задачи....
<p><i>Перечень знаний, осваиваемых в рамках дисциплины</i></p> <p>базовые понятия и основные принципы построения архитектур вычислительных систем;</p> <p>типы вычислительных систем и их архитектурные особенности;</p> <p>организацию и принцип работы основных логических блоков компьютерных систем;</p> <p>процессы обработки информации на всех уровнях компьютерных архитектур;</p> <p>основные компоненты программного обеспечения компьютерных систем;</p> <p>основные принципы управления ресурсами и организации доступа к этим ресурсам</p>	<p>«Удовлетворительно» - теоретическое содержание курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	

